# This Page Is Inserted by IFW Operations and is not a part of the Official Record

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

## IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

(54) TEMPERATURE DETECTION EVICE

(11) 57-70417 (A) (43) 37-7982 (19) JP

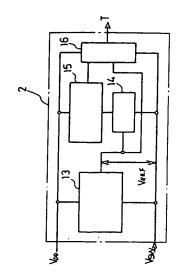
(21) Appl. No. 55-146304 (22) 21.10.1980

(71) CITIZEN TOKEI K.K. (72) FUMINORI SUZUKI(2)

(51) Int. Cl<sup>3</sup>. G01K7/32,G08C19/12

PURPOSE: To manufacture a temperature detecting device whose output is digital amount and which can be integrated wholly, by converting a temperature signal into frequency signals and comparing a frequency signal with a reference frequency.

CONSTITUTION: Voltages corresponding to temperatures are generated by a temperature detecting circuit, and the output current of a volt-ampere converting circuit is controlled by the voltages, and, moreover, the frequency of an oscillating circuit is changed by the voltages. In this way, frequencies corresponding to the temperatures are generated. The frequencies thus generated are compared with a reference frequency from a reference oscillating section, and thus, the detection of temperatures is performed. For example, a temperature detecting circuit 13 which is stable to the variation in the supply voltage and which generates different voltages in accordance with the change in the temperature, a potential and current converting circuit 14 which generates electric currents corresponding to the above-mentioned voltage irrespenctively of the supply voltage, an oscillating circuit 15 which widely changes the frequency in accordance with the above-mentioned electric current, and a shaping circuit 16 are connected to eac other as shown in the diagram, and the output T is compared with the frequency of a standard oscillator in accordance with an oscillation start signal V<sub>sw</sub>. The temperature detector of digital output is obtained in this way.



(54) TEMPERATURE SENSOR

(11) 57-70418 (A) (43) 30.4.1982 (19) JP

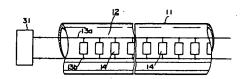
(21) Appl. No. 55-147907 (22) 22.10.1980

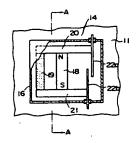
(71) TÖKYÖ SHIBAURA DEŃKI K.K. (72) KOUJI WAKAHARA

(51) Int. Cl3. G01K7/36,G01K1/02

PURPOSE: To manufacture a titled temperature sensor to be used for detecting an abnormal temperature which has a simple structure and which stably functions for a long period, by installing plural temperature sensitive switches which work at temperatures higher than or lower than a prescribed temperature between two conductors.

CONSTITUTION: Plural temperature sensitive switches are connected in parallel between two conductors, so that they work at temperatures which are higher or lower than a prescribed tempeature. For example, a permanent magnet 18 and a magnetic material 19, both of which are electrically nonconductive, are connected in parallel by yoke materials 20 and 21, and contactors 22a and 22b made of a magnetic substance are fitted to the terminal of the yoke materials as shown in the diagram. While the magnetic path passes through the magnetic substance side and the contactors are kept under the opened condition at temperatures which are lower than the curie point of the magnetic substance, the magnetic path passes through the contact piece and the contactors are kept under the closed condition at temperatures which are higher than the curie point. Therefore, when a plurality of this type temperature sensitive switches 14 are fitted in parallel between conductors 13a and 13b, and the distance up to short-circuiting locations is measured by an ohmmeter 31, locations where abnormal temperatures are generated can be detected.





(54) DEVICE FOR DETECTING LOCATION OF ABNORMAL TEMPERATURE

(11) 57-70419 (A) (43) 30.4.1982 (19) JP

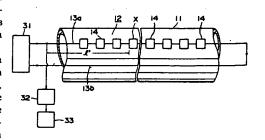
(21) Appl. No. 55-147908 (22) 22.10.1980

(71) TOKYO SHIBAURA DENKI K.K. (72) KOUJI WAKAHARA

(51) Int. Cl<sup>3</sup>. G01K7/36,G01K1/02

PURPOSE: To manufacture a titled temperature sensor to be used for detecting the location of abnormal temperature which stably functions for a long period with a simple structure, by connecting in series plural temperature sensitive switches which make off-operations at temperatures which are higher or lower than a prescribed temperature and by combining said switches with a device which transmits and receives pulses.

CONSTITUTION: This device is so arranged that pulse signals are impressed from one end of a temperature sensor made by connecting in series plural temperature sensitive switches which make off-operations at temperatures which are higher or lower than a prescribed temperature, and reflected pulse signals from the locations of the above-mentioned temperature sensitive switches which make off-operations are received, and then, the locations are calculated from the time difference. For example, numerous temperature sensitive switches 14 which make off-operations at temperatures higher or lower than a prescribed temperature and which are connected in series through a conductor 13a, are installed together with another conductor 13b along a pipe 11. When poulse signals are impressed on them from a pulse generator 31, and the returning time of reflected pulses is detected by a time difference detector 32, and then, the distance is calculated by a location orientator 33, the distance to a temperature sensitive switch which is under off-condition due to an abnormal temperature is obtained.



(B) 日本国特許庁 (JP)

① 特許出願公開

⑫ 公開特許公報 (A)

昭57—70417

⑤Int. Cl.³G 01 K 7/32G 08 C 19/12

識別記号

庁内整理番号 7269-2F 6533-2F 43公開 昭和57年(1982) 4 月30日

発明の数 1 審査請求 未請求

(全 7 頁)

**匈温度検出装置** 

②特

顧 昭55-146304

②出 願 昭55(1980)10月21日

⑫発 明 者 鈴木文典

田無市本町6-1-12シチズン

時計株式会社田無製造所内

⑫発 明 者 吉田誠

田無市本町6-1-12シチズン

時計株式会社田無製造所内

⑰発 明 者 諸川滋

田無市本町6-1-12シチズン 時計株式会社田無製造所内

⑪出 願 人 シチズン時計株式会社

東京都新宿区西新宿2丁目1番

1号

邳代 理 人 弁理士 金山敏彦

明 細 i

1. 発明の名称

盔 度 検 出 装 置

### 2. 特許請求の範囲

本発明は、主として電心を電源として動作する 小型電子装置に使用するための、集積回路チップ 上に構成された個度検出装置に関するものである。 従来より、電子腕時計に於ては、その時間精度を高めるために、時間基準信号源として水晶発振回路を用いることが行なわれており、従来の機械式時計に比べれば、その時間精度は著しく高いものとなっている。

特開昭57-70417(2)

変化による設示状態の劣化等の問題があり、これ ちの問題に対しては、例えば水晶発振回路の場合 は温度補償用コンデンサーを発振回路内に接続す る方法や、又堪他の内部抵抗増加に対しては、前 配置他に比較的大容量のコンデンサーを並列接続 する方法等の個別対策が行われている。

しか しとう した環境温度の変化に起因する問題の多くは、時計用集積回路に温度情報が与えられる ことにより、同時に解決できるものである。

(3)

は、一対一の対応関係があって、さらに、同じ温度変化に対しては同じ情報値変化を示すことが超ましい。 言い換えると、温度情報値は温度に比例して直線的に変化することが超ましいのである。

温度情報値すなわち温度検出装置の出力値が温度の変化に対して直線的に変化する、いわゆる直線値であれば、この直線値を用いて水晶発振回路の2次曲線を補債する場合、付属回路としては、温度情報の直線値を2次曲線値に変換するための2乗回路を設けるだけでよく、この2乗回路は簡単な論理回路によって構成可能なことは周知の通りである。

これに対して、温度検出装置の出力値が、温度の変化に対して直線的に変化しない、いわゆる非直線値であれば、この非直線値を用いて、水晶発振回路の2次曲線を補償する場合の付属回路は、まず、温度検出装置からの非直線出力値を直線値に変換するための第1変換回路を設け、この第1変換回路によって直線変換したのち2乗回路に印加するという2重変換方式を採用するか、又は、温

温時を考慮して余裕のある広い巾のパルスでモーター駆動する方式に比べて、消費電流が少なくなるという効果も期待できる。

さらに、マトリックス感動液晶セルに関しては、 駆動パルス周波数を温度情報にて制御して温度補 僕することが出来る。

これら各要案に対する上記温度補償は、時計用集 鉄回路自身に適切な温度検出機能をもたせること ができれば、わずかな騎型ゲートの追加により、 いずれも容易に実現できるものである。

また、この温度情報値とそれが示す温度との間に

(4)

度検出装置の出力値を時計の使用温度範囲(-10 で~60℃)にわたって、細かくサンブリングするととに、各サンブリングととにメモリーを用意して、各メモリーに2次曲線を発生させるための変換データを直接記憶させていく直接記憶方式を採用する必要があるが、いずれの方式も、前記した温度情報が直線値の場合に比べて、付属回路が大型でかつ複雑となる。

しかも上記2重変換方式が採用できるのは、温度情報が、2次曲線等の比較的単純で、直線変換が容易な特性を有する場合に限られ、温度情報が複維な形状を有するものについては、直接記憶方式の採用が不可欠となる。

しかしこの直接記憶方式の場合、個々の集 程回路 チップに各々プログラマブルな不揮発性メモリー を傭えることは、個々の温度補償を精度良く行な うためには良いのであるが、製造技術的に難かし いのと、温度のサンプリング点数が非常に多いた めに各集 検回路チップ ことに個別のプログラムを 行なうことは量産的に見て不可能に近く、したが

特別857-70417(3)

ってメモリーとしては集積回路のパターン設計段 階で温度情報の標準値に基いてデータを盛り込む マスクROMを使用することになる。

このマスク RO Mを用いる方法は、温度情報の回路毎のパラッキを吸収することも難かしいが、被補償要素のパラッキ、この場合水晶発振回路のパラッキに対してはほとんど対応することはできないという精度上の重大な欠点を有する。

これに対して、直線的な特性を持った温度検出装置の場合は、その温度情報を簡単な2乗回路に通すことにより2次曲線を作ることができ、また定数加算、減算、分周などの簡単な演算操作を個々の電子時計ごとに行りことにより温度検出装置のパラッキと被補債要素のパラッキとを同時に吸収し、同一の温度補債精度を得ることが出来る。

しかもこのパラッキ吸収に必要なデータを得るための温度のサンプリング点数は、原則として直隸 上の2点でよいため調整に要する工数が少なく量 産上の効果が大きい。

このような訳で、温度情報の温度に対する直線性

(7)

の周期を整数倍するための分周器 5 と、この整数倍された信号がハイレベルにある期間に A N D ゲート 6 m を通過してくる信号 Ø の個数を計数する 計数器 6 と、計数した結果に定数を加算する加算器 7 とにより構成されている。

さらに10は、前記基準発振部3の発振信号 ¢を入力する時計分周回路、9は、前記比較部4の温度情報信号 P 及び前記時計分周回路10からの信号を入力して温度に関する2次関数を作る2乗前算回路、11は、時計分周回路10の信号及び前記温度情報信号 P を入力して、時刻表示装置12を駆動する表示駆動回路である。

次に上記構成に於ける電子時計の動作を説明する。時計分周回路 1.0 は、温度検出装置 1 の基準信号 のとして乗用されている基準発振部 3 の信号 を入力して公知の分周回路にて分周し、 姿示駆動回路 1 1 のための計時信号を合成するとともに 2 乗演算回路 9 及び制御部 8 に必要な信号を分周回路の各段から出力する。

聚示駆動回路11は、時計分周回路1**0か**らの計

は重要な要件となっている。

電子腕時計のために適切な温度検出装置の条件としては、消費電力が少なく集積化が容易であることの他、電源電圧変動に対して安定で温度に対して直線的に変化するデジタル量として温度情報が得られることが求められており、本発明の目的は、前述した賭条件を満たす温度検出回路を提供することである。

以下、図面により本発明の実施例を説明する。 第1図は、本発明の温度検出装置を備えた電子腕 時計の回路構成を示すプロック図である。

図中1は温度検出装置であり、温度に従って路波の 数が変化する感温免损部2と、公知の水晶発温 路路により構成される基準発振部3と、前記感温器 個号 で 及び前記基準発振部3の発展 個号 で 入力信号として、デッタル 量の形で 温度情報を発生する比較部4と、前記感温発振部2と比較部4に対して作動指命及びタイミング信号を送る側御部8とにより構成されている。

前配比較都4は、前記感温発振部2の発振信号で

(8)

時信号に従ってマトリックス液晶表示装置よりなる時刻表示装置12を駆動するとともに、温度検出装置1の温度情報信号Pに基づいて液晶表示装置のマトリックス駆動波形を制御することにより液晶表示装置の温度による表示の劣化を補償している。

2 乗演算回路 9 は、温度情報信号 P に基づいて時計分周回路 1 ① の信号を合成し、水晶発振回路の温度補償をするための温度に関する 2 次関数を作り出して基準発振部 3 の温度補償をする。

特開昭57- 70417(4)

して定数を加算器 7 によって加算している。
前配保数を A、定数を B、信号 T の半周期を T、基準信号 の 周波数を Ø とすると、 n = T・ Ø なる n に対して P = A・n + B
という式で表わされる調整を行なって、 温度情報 P を得ている訳である。

Aによって傾きを調整し、Bによって原点移動を 行なうことにより要求に合った温度特性を持つ温 度検出装置となるのである。

(1 I)

である。温度検出回路13は、拡散抵抗と電界効果トランシスタとで成る電圧抑圧回路6段による 構成となっており、ゲートとドレインを接続した 電界効果トランジスタをツェナーダイオードに似た2端子素子として用いて定電圧を得る方法が基本となっている。

ただし、第1段13aだけは、Pチャネル電界効果トランジスタド1と拡散抵抗R1との分圧回路構成となっているために電源電圧変動の影響を受け易いので、ゲートとドレインの間に拡散抵抗R1′を挿入してドレイン・ソース間電圧の定電圧性を高めている。

第 2 段以後 1 3 b、 1 3 c、 1 3 d、 1 3 c′ 1 3 b′ はいづれもソースフォロブ接続の電界効果トランジスタ P 2、 N 3、 P 4 に対して、ゲートとドレインを接続した電界効果トランジスタ N 2、 P 3、 N 4、 N 4′を直列接続して定電圧を得るように構成された電圧抑圧回路である。 第 5 段 1 3 c′、 第 6 段 1 3 b′ はそれぞれ郷 3 段 1 3 c、 第 2 段 1 3 b と同じものである。 振器のように電流によって周波数が大きく変化するような発振回路、16は、前記発振回路 15の発振 放形を他のデジタル回路、本実施例の場合には、分周器 5の動作電圧レベルに合わせるための放形 整形回路である。

動作を説明すると、

の発展開始になり動作を説明なると

の発展開始により動作を開始になる。

でもあが、との発展開始によりはない。

でもあが供給の発展ではいるにはいるのでは、

の発展ではいるにはいるにはいるにはいるには、

ではいると、、

ではいると、では、

のといるにはいるにはいいでは、

のは、

のないでは、

のはいでは、

のはいではは、

のはいでは、

のはいではは、

のはいでは、

のはいはは、
のはいはは、

のはいはは、

のはいはいは、

のはいはは、

のはいはは、

のはいはは

その発掘波形は図より明らかなように V D D 側に 片寄ったものとなるため、 V B B P で制御された 波形整形回路 1 6 kgよりレベルアップしたのち感 個発掘部 2 の山力信号として出力される。

第.3 図は、第2図をさらに詳細に示した回路図

02

また、各段のソースフォロア回路によって電流が 絞られることにより、これに直列接続された 2 端 子案子としての電界効果トランジスタに発生する それぞれの段の出力電圧は、段を重ねる毎に定電 圧性が良くなっていくが、次第に被殺して阈値電 圧に近づいていく。

#### 特開昭57-70417(5)

段13b′を経て出力される電圧VREPは、温 度の上昇とともに閾値電圧に近づいていく傾向を もつのである。

このようにして得られたVREPの温度特性は、電源電圧変動の影響をほとんど受けずに温度変化のみに応答して変化し、その温度に対する勾配は第6段13h1 に用いられている電界効果トランシスタ1個分の関値電圧の温度特性に依存したものでありながら、第4段13dの効果によって過値電圧の温度特性よりも若干急勾配となっているのである。

なお、拡散抵抗 R 2、 R 3、 R 4 は正の 温度係数をもっているため、温度の上昇とともに 電流を絞る傾向にあり、前起第 4 段 1 3 d と 同様、 温度の上昇とともに 出力 電圧を 閾値 電圧 に 近づけ ていく 効果があるが、 実験によれば、 貢献 度は あまり 高くはない。

電圧電流変換回路14は、温度検出回路13の出力電圧VREPを電流に変換するために備けられているが、単に電流を流すのではなく、VREP

OS

化し、電解効果トランジスタN7のドレイン電流 はこれによって温度特性が決まり、さらにソース フォロア抵抗R7によって若干の調節が可能となっている。

発展回路15は、Pチャネル程界効果トランススタとサプストレート及びソースが共に電圧を流で電界効果トランスタとにより構成されたのは、Bockをおけて、Bockをおけて、Bockをから、Bockをある。ないのはの論であり、又リング発展器にはるよいのはなく、特性として大きな電流依存性を有する発展回路であればい。

又、本実施例は、 44 図からもわかるように温度 の上昇と共に電流を絞っていくように構成されて おり、発振回路 15 の発振周期は温度が上昇する に連れて長くなり、 発振撮巾は小さくなっていく の福度による変化を観流の変化に変換しなければならない。ここでNチャネル電界効果トランジスタN7の閾値電圧の持っている温度特性が問題となり、もしVREFの温度特性と同じであれば、ゲート電圧であるVREP閾値との差が温度によって変わらないので前記電流が温度によって変化しなくなってしまう。

しかし、本発明に於ては、强度検出装置全体を同一年級に関係というとに構成するので、前記温度検出を関係というといる。 特性と前記電圧電流変換回路14に用いられる電解効果トランジスタの特性を同じに作り込むととは容易に行えるため、前述したVREPの温度検出回路13を構成したととの意味が生かされ、第4回に示すNチャネル電界効果トランジスタN7の閾値電圧VァRとVREPの関係が図のような状態に保たれるのである。

この第4図からわかるようにVTHとVRBFと の差VREPーVTHが温度によって直線的に変

06

このように、本発明の感温発振部2は、特別な 感温衆子を用いることなく、従来技術の組み合せ によって実現されたものであるが、その性能は少 なくともー20℃から+80℃までの温度領域に 於て温度にほぼ比例した発振周期が得られ、消費 電流も5μA以下に抑えることができ、しかも温

特開昭57-70417(6)

度検出装置1の側仰部8によって間欠動作される ため消費電流は実用上無視できる範囲でまで減ら すことができる。

例えば、電子腕時計に於いて様々な目的に温度情 報を利用するとしても30秒に1回側温すれば実 用上十分と考えられ、1回の測温につき感温発振 部2が動作する時間は0.1秒もあれば良いので、 平均の消費電流は17mA以下に抑えることがで きるのである。また、その感度は、常温時の発振 周期を基準にすると、1℃当たりの周期変化率は、 4.000~8.000 P、P、m、 という大きな値となる ためかなりの分解能を要求される場合にも良好な 温度検出動作が期待できるものである。

以上説明した如く、本発明の温度検出装置は、 電源電圧変動の影響を受けずに温度に比例して変 化する発振周期を内部に持ち、これを基準信号に よりデジタル盤に変換して出力することが出来る 全面集積化可能な温度検出装置であるから、電池 を理顾とするあらゆる小型電子装置に用いた場合 極めて高精度な温度制御が可能となり小型電子袋

置の商品力を著しく高める効果を有する。

4. 図面の簡単な説明

第1図は本発明の温度検出装置を備えた電子時 計のブロック図、第2図は本発明の感温発振船の 基本構成を示すプロック図、第3図は、第2図の 感風発振部の奥施例を示す回路図、第4図は、電 界効果トランジスタの閾値慣圧と本発明の温度検 出回路の出力電圧の温度特性を示す特性図である。

1 … … 個 度 検 出 装 雌 2 … … 感 温 発 振 部

3 … … 基準発展部

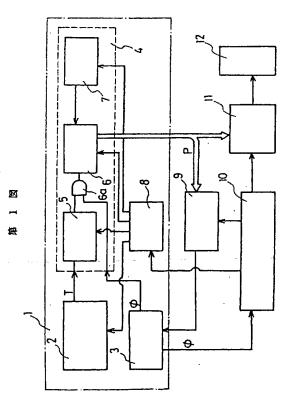
8 ……網爾部 9 … … 2 乘演真回路

10…時計分周回路 11… 表示駆動回路

特許出願人 シチズン時計株式会社

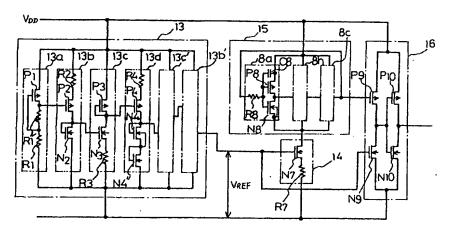
并组士 金 山 敝 彦 記





K

143 3 国



第 4 図

